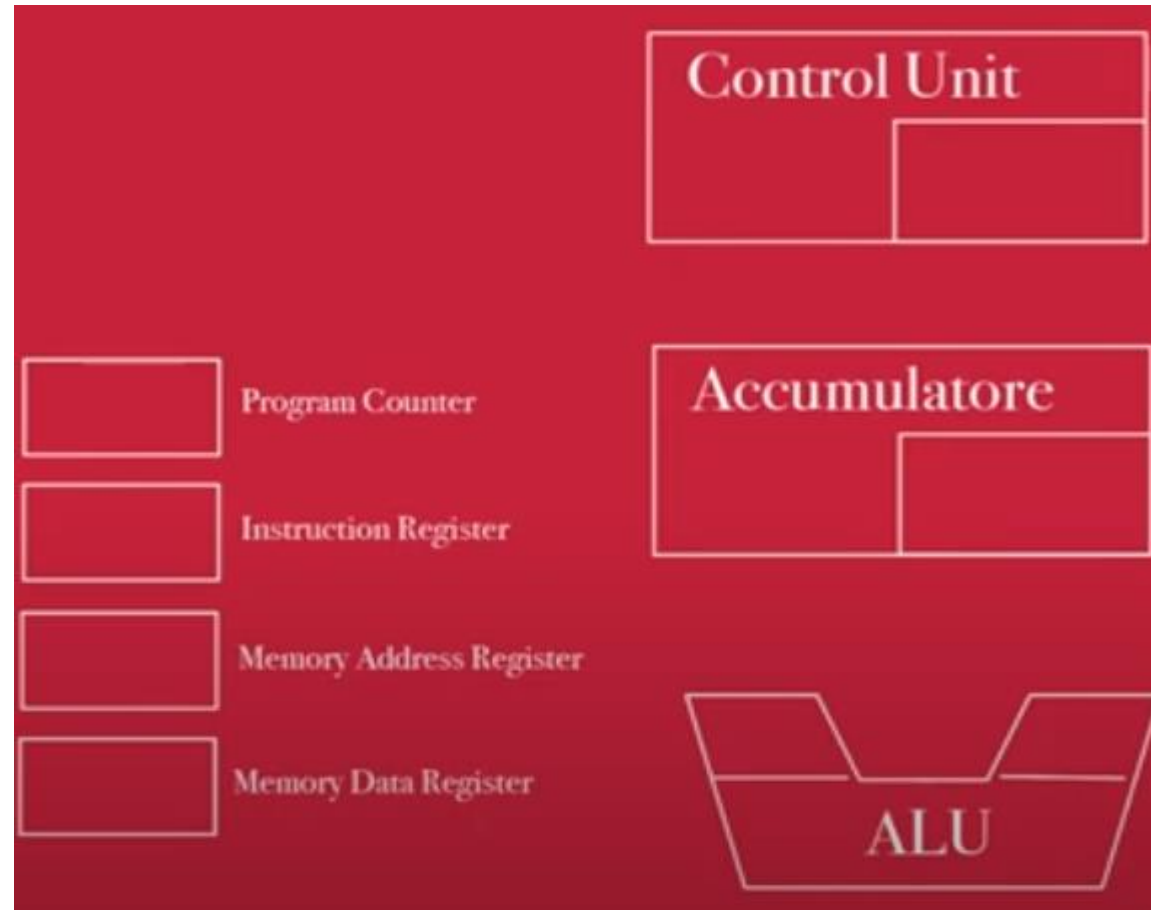


RAM

CICLO DI FETCH – DECODE – EXECUTE

CPU

INDIRIZZO	CODICE
..	
..	
10	8
11	4
12	
..	
..	
..	
80	LOAD[10]
81	ADD[11]
82	STORE[12]



Program Counter = Registro contatore Instruction Register = Codice dell'istruzione da eseguire

Memory Address Register = Indirizzo dell'istruzione da eseguire Memory Data Register = dati o istruzioni prelevate dalla Ram

Primo passaggio – Fase di Fetch

Secondo passaggio – Fase di Decode

Terzo passaggio – Fase di Execute